



Techn. Fakultät - Erwin-Rommel-Str. 60 - 91058 Erlangen

Dipl.-Inf. Marc Reichenbach  
(PERSÖNLICH)

## SS 13: Auswertung für Digitaler Schaltungsentwurf mit VHDL

Sehr geehrter Herr Dipl.-Inf. Reichenbach,

Sie erhalten hier die Ergebnisse der automatisierten Auswertung der Lehrveranstaltungsevaluation im SS 13 zu Ihrer Umfrage vom Typ "Vorlesung":

- Digitaler Schaltungsentwurf mit VHDL -

Es wurde hierbei der Fragebogen - v\_s13 - verwendet, es wurden 7 Fragebögen von Studierenden ausgefüllt.

Die Note 1 kennzeichnet hierbei eine maximale Güte, die Note 5 eine minimale Güte für die einzelnen Fragen bzw. Mittelwerte.

Auf der nächsten Seite zeigt der zuerst angegebene "Globalindikator" Ihre persönliche Durchschnittsnote über alle Kapitel-Indikatoren, deren Noten danach folgen.

Der Kapitel-Indikator für "Globalfragen für alle LV-Typen" ist trotz der Prozentangaben bei den Einzelfragen momentan noch ungewichtet, eine E-Mail mit dem daraus berechneten Lehrqualitätsindex (LQI) wird noch nachgeliefert.

Für die Ergebnisse aller Einzelfragen werden je nach Fragen-Typ die Anzahl und Verteilung der Antworten, Mittelwert und Standardabweichung aufgelistet.  
Die Text-Antworten für alle offenen Fragen sind jeweils zusammengefasst.

Auf der letzten Seite befindet sich eine Profillinie im Vergleich zu den Mittelwerten aller Rückläufer für diesen Fragebogen-Typ. Die Profillinie eignet sich auch zur Präsentation in der LV.

Eine Einordnung Ihrer Bewertung ist nach Abschluss der Ergebnisauswertung unter <http://www.tf.fau.de/studium/evaluation> --> Ergebnisse --> SS 13 möglich, hierzu die Bestenlisten, Percentile, etc. einsehen.

Bitte melden Sie an [eva@techfak.uni-erlangen.de](mailto:eva@techfak.uni-erlangen.de) die Anzahl der ausgegebenen TANn, wenn Sie das bis jetzt versäumt haben, Ihnen wurden 8 TANn geschickt.

Mit freundlichen Grüßen

Michael Wensing (Studiendekan, [michael.wensing@ltt.uni-erlangen.de](mailto:michael.wensing@ltt.uni-erlangen.de))  
Jürgen Fricke (Evaluationskoordinator, [eva@techfak.uni-erlangen.de](mailto:eva@techfak.uni-erlangen.de))



## Dipl.-Inf. Marc Reichenbach

SS 13 • Digitaler Schaltungsentwurf mit VHDL  
 ID = 13s-VHDL-RA  
 Erfasste Rückläufer = 7 • Formular v\_s13 • LV-Typ "Vorlesung"

### Globalwerte

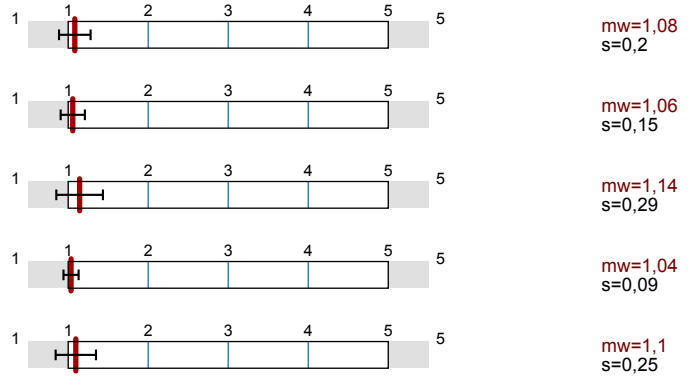
## Globalindikator

Globalfragen für alle Lehrveranstaltungs-Typen (mit Gewichtung)

Vorlesung im Allgemeinen

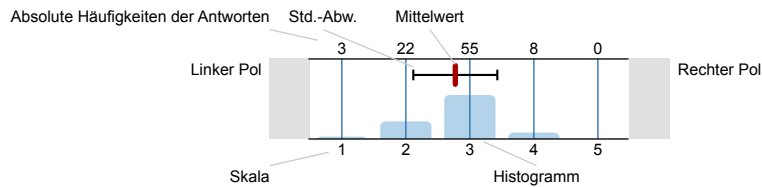
Didaktische Aufbereitung

Präsentation des Dozenten



## Legende

Frage text



n=Anzahl  
 mw=Mittelwert  
 s=Std.-Abw.  
 E.=Enthaltung

Klick on british flag to get the english survey  
 Achtung: Beim Anklicken der Sprachsymbole verlieren Sie alle bisherigen Eintragungen !

### Allgemeines zur Person

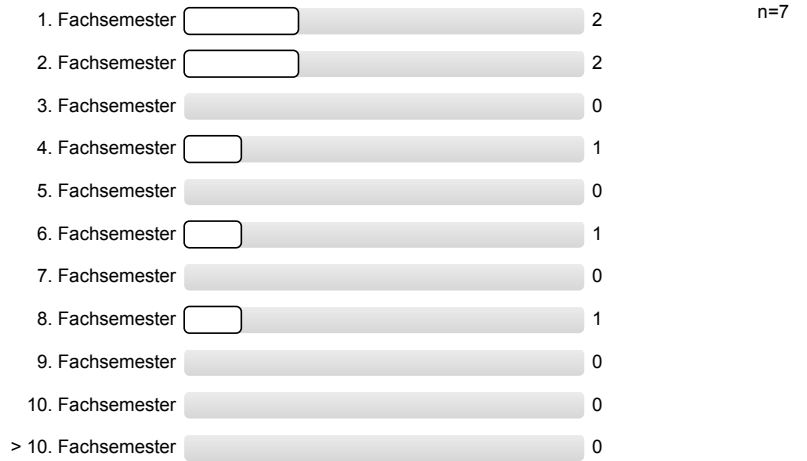
2\_A) • Ich studiere folgenden Studiengang:

EEI • Elektrotechnik - Elektronik - Informationstechnik	<input type="text" value="1"/>	1	n=7
INF • Informatik	<input type="text" value="3"/>	3	
IuK • Informations- und Kommunikationstechnik	<input type="text" value="2"/>	2	
ME • Mechatronik	<input type="text" value="1"/>	1	

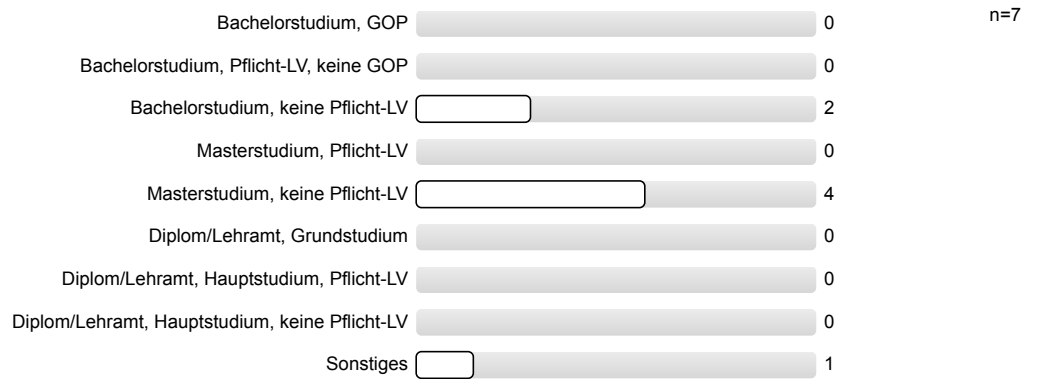
2\_B) • Ich mache folgenden Abschluss:

B.Sc. • Bachelor of Science	<input type="text" value="2"/>	2	n=7
M.Sc. • Master of Science	<input type="text" value="4"/>	4	
M.Sc.(hons) • Master of Science with Honours	<input type="text" value="0"/>	0	
M.Ed. • Master of Education	<input type="text" value="0"/>	0	
Staatsexamen	<input type="text" value="0"/>	0	
Dipl. • Diplom	<input type="text" value="0"/>	0	
Dr.-Ing. • Promotion	<input type="text" value="1"/>	1	
Zwei-Fach-Bachelor of Arts	<input type="text" value="0"/>	0	
Sonstiges	<input type="text" value="0"/>	0	

2\_C) • Ich bin im folgenden Fachsemester:

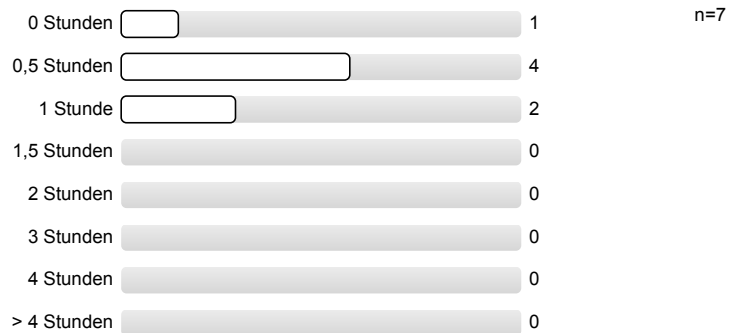


2\_D) • Diese Lehrveranstaltung gehört für mich zum . . . .



Mein eigener Aufwand

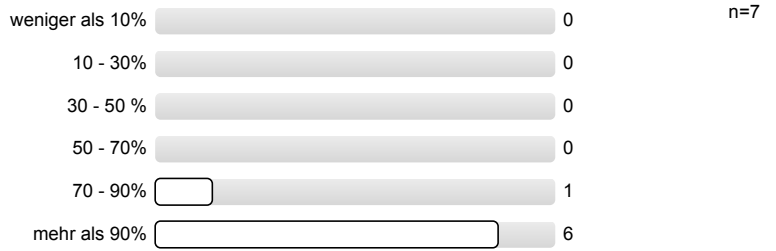
3\_A) Mein Durchschnittsaufwand für Vor- und Nachbereitung dieser Vorlesung beträgt pro Doppelstunde (90 Min.):



3\_B) Ich besuche etwa . . . Prozent dieser Vorlesung.

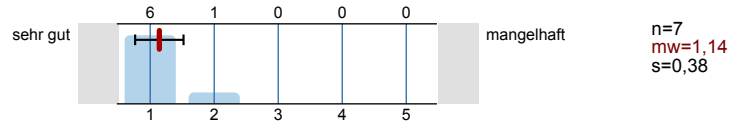


3\_C) Der oben aufgeführte Dozent hat diese Vorlesung zu . . . selbst gehalten.

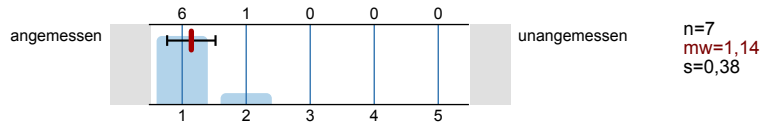


Globalfragen für alle Lehrveranstaltungs-Typen (mit Gewichtung)

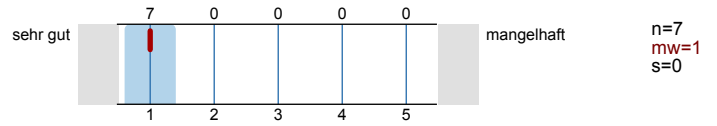
4\_A) • Bitte benoten Sie die Vorlesung insgesamt (50%):



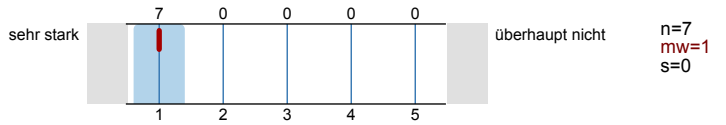
4\_B) • Der notwendige Arbeitsaufwand für diese Vorlesung ist (12,5%):



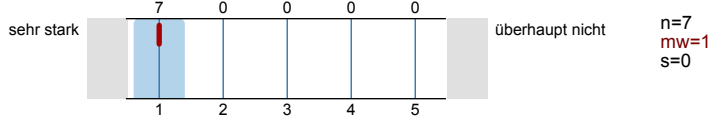
4\_C) • Wie ist die Vorlesung strukturiert (12,5%)?



4\_D) • Der Dozent wirkt engagiert und motiviert bei der Durchführung der Vorlesung (12,5%).

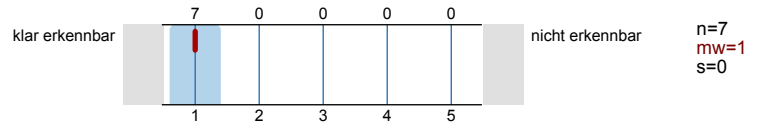


4\_E) • Der Dozent geht auf Fragen und Belange der Studierenden ein (12,5%).

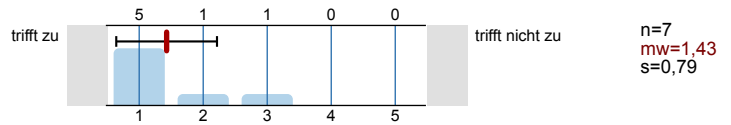


Vorlesung im Allgemeinen

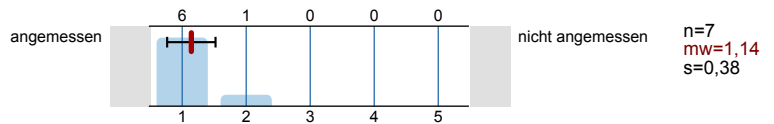
5\_A) Zielsetzungen und Schwerpunkte des Vorlesungsinhalts sind:



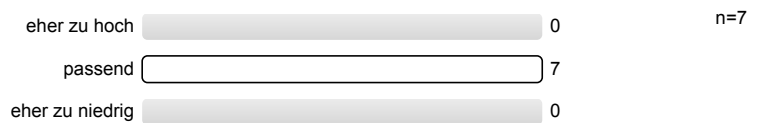
5\_B) Zusammenhänge und Querverbindungen zu anderen Studieninhalten werden deutlich aufgezeigt.



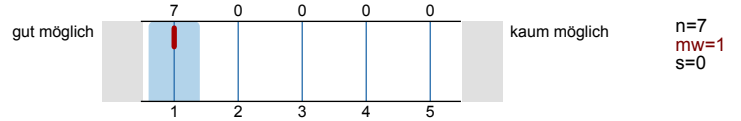
5\_C) Der Schwierigkeitsgrad des Stoffes ist:



5\_D) Der Schwierigkeitsgrad des Stoffes ist:

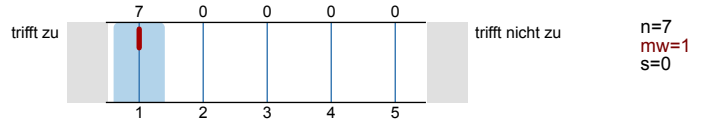


5\_E) Anhand der Hinweise in der Vorlesung, des zur Verfügung gestellten Begleitmaterials und der Literaturhinweise sind Vor- und Nachbereitung:

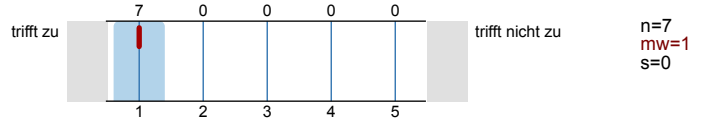


Didaktische Aufbereitung

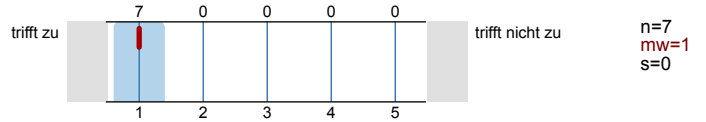
6\_A) Der rote Faden ist meist erkennbar.



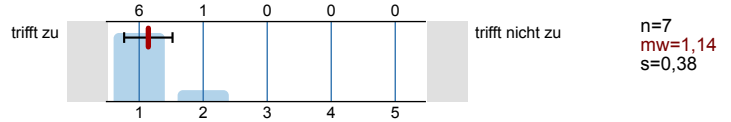
6\_B) Der dargebotene Stoff ist nachvollziehbar, es ist genügend Zeit zum Mitdenken vorhanden.



6\_C) Die gezeigten Experimente, Simulationen, Beispiele, Anwendungen, o.ä. helfen beim Verständnis des Stoffes.

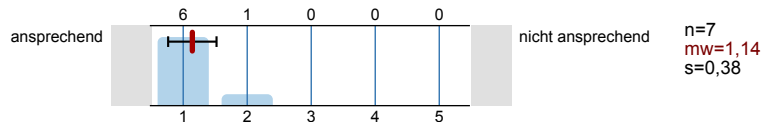


6\_D) Der Bezug zu Übungen und Prüfungsanforderungen wird hergestellt.

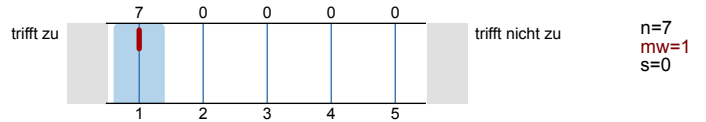


Präsentation des Dozenten

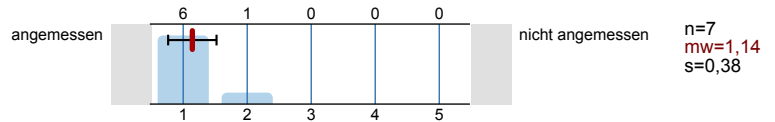
7\_A) Der Präsentationsstil des Dozenten ist:



7\_B) Der Dozent weckt das Interesse am Stoff.



7\_C) Der Einsatz und das Zusammenspiel von Medien (Tafel, Overhead-Projektor, Beamer, etc.) ist:



Weitere Kommentare

9\_A) An der Lehrveranstaltung gefällt mir besonders:

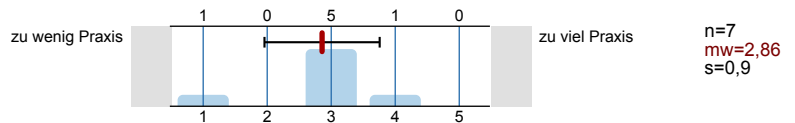
- Schön, zusätzlich zum VHDL Syntax auch zu erfahren, wie die notwendigen Tools funktionieren.
- Super Atmosphäre in der VL.

9\_B) An der Lehrveranstaltung gefällt mir Folgendes weniger, und ich schlage zur Verbesserung vor:

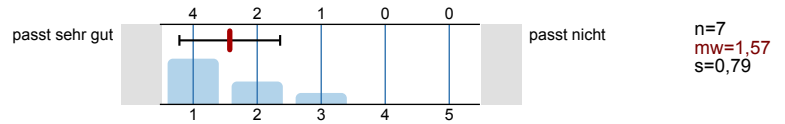
- Folien zeitiger online stellen.

Optionale Zusatzfragen des Dozenten

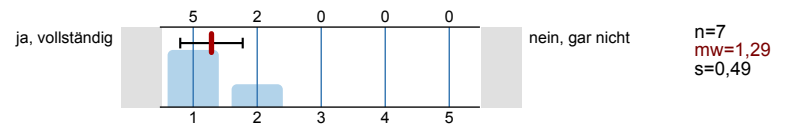
10\_A) Wie bewerten Sie den Praxisbezug der Vorlesung? (Mitte = ideal)



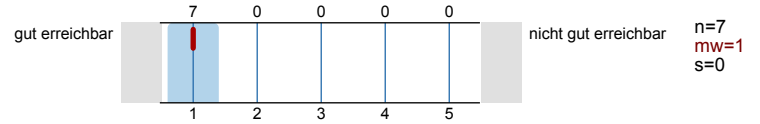
10\_B) Passt die Vorlesung zu Ihrem Vorwissen?



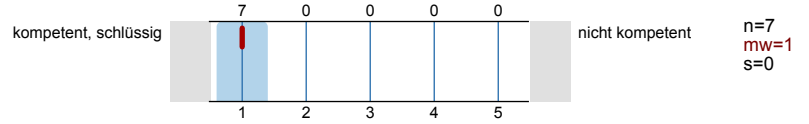
10\_C) Konnten Lücken im Vorwissen (Frage 10.2) durch die Vorlesung/Übung geschlossen werden?



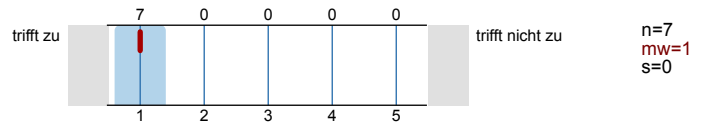
10\_D) Wie schätzen Sie den Kontakt zum Dozenten ein?



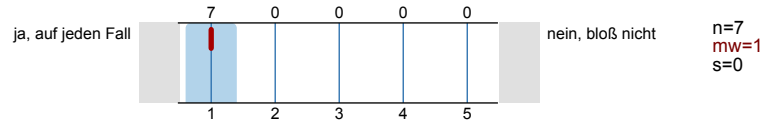
10\_E) Wie beantwortet der Dozent Fragen?



10\_F) Der Dozent vergewissert sich, dass das Auditorium dem Stoff folgen kann.



10\_G) Ich würde die Vorlesung weiter empfehlen.



10\_K) Was sollte in der Lehrveranstaltung unbedingt beibehalten werden?

- die kleinen Anekdoten und Hintergrundinfos über die verwendeten FPGA und Tools.

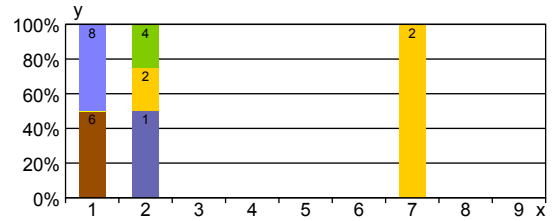
10\_L) Welche Themengebiete fanden Sie weniger interessant?

- Die technischen Details (aber ich weiß, dass sie nötig sind)

10\_M) In welchen Themenbereichen würden Sie sich tiefere Einblicke wünschen?

- Konventionen für VHDL Code; in keiner anderen Programmiersprache findet sich hässlicherer und unübersichtlicherer Code als in VHDL
- ich fände es interessant zu erfahren wie (einfache) Schnittstellen (UART, I2C, ...) umzusetzen sind. es gibt vmtl. eine bestimmte Herangehensweise um sowas elegant zu machen (state machine?).

	y											
x	1	2	3	4	5	6	7	8	9	10	11	
1	0	0	0	0	0	1	0	1	0	0	0	2
2	2	1	0	1	0	0	0	0	0	0	0	4
3	0	0	0	0	0	0	0	0	0	0	0	0
4	0	0	0	0	0	0	0	0	0	0	0	0
5	0	0	0	0	0	0	0	0	0	0	0	0
6	0	0	0	0	0	0	0	0	0	0	0	0
7	0	1	0	0	0	0	0	0	0	0	0	1
8	0	0	0	0	0	0	0	0	0	0	0	0
9	0	0	0	0	0	0	0	0	0	0	0	0
	2	2	0	1	0	1	0	1	0	0	0	7



x: • Ich mache folgenden Abschluss:

- 1: B.Sc. • Bachelor of Science
- 2: M.Sc. • Master of Science
- 3: M.Sc.(hons) • Master of Science with Honours
- 4: M.Ed. • Master of Education
- 5: Staatsexamen
- 6: Dipl. • Diplom
- 7: Dr.-Ing. • Promotion
- 8: Zwei-Fach-Bachelor of Arts
- 9: Sonstiges

y: • Ich bin im folgenden Fachsemester:

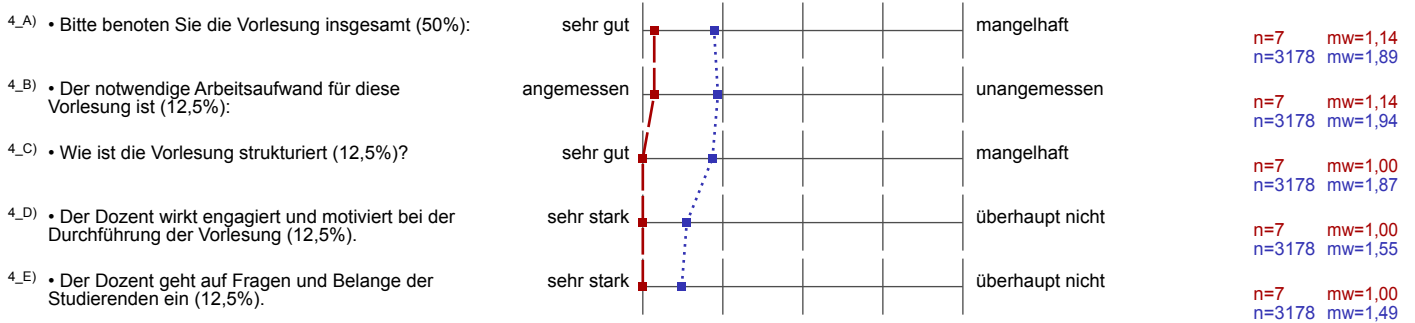
- 1: 1. Fachsemester
- 2: 2. Fachsemester
- 3: 3. Fachsemester
- 4: 4. Fachsemester
- 5: 5. Fachsemester
- 6: 6. Fachsemester
- 7: 7. Fachsemester
- 8: 8. Fachsemester
- 9: 9. Fachsemester
- 10: 10. Fachsemester
- 11: > 10. Fachsemester

# Profillinie

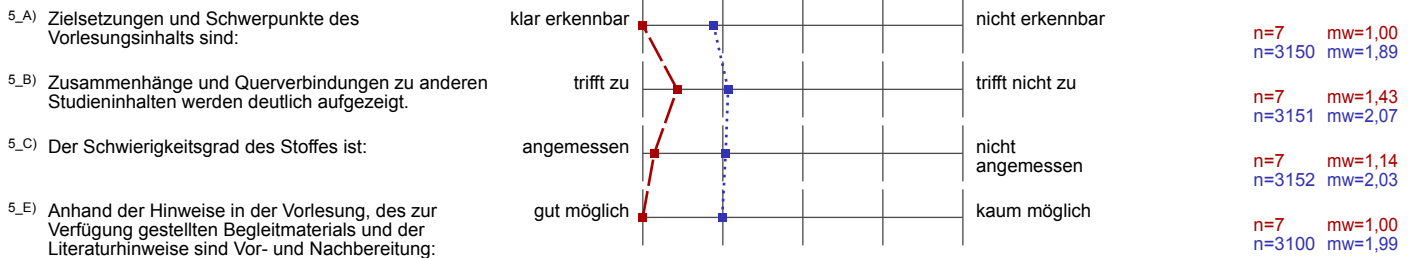
Teilbereich: Technische Fakultät (TF)  
 Name der/des Lehrenden: Dipl.-Inf. Marc Reichenbach  
 Titel der Lehrveranstaltung: Digitaler Schaltungsentwurf mit VHDL  
 (Name der Umfrage)  
 Vergleichslinie: Mittelwert aller Vorlesungs-Fragebögen im SS 13

Verwendete Werte in der Profillinie: Mittelwert

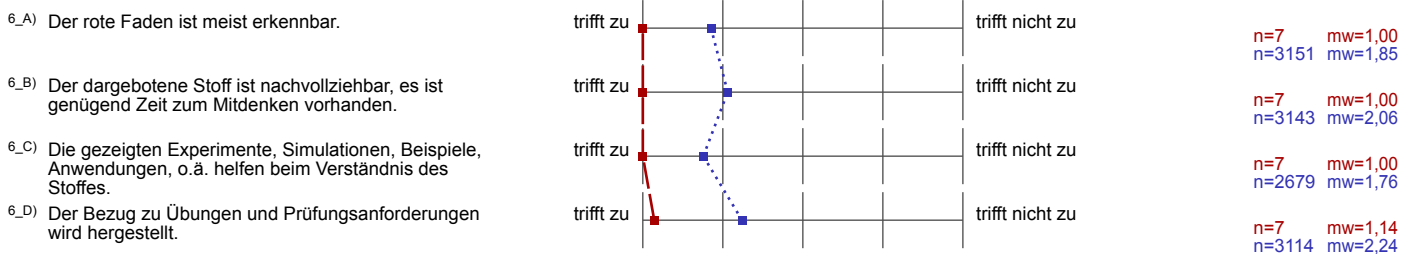
## Globalfragen für alle Lehrveranstaltungs-Typen (mit Gewichtung)



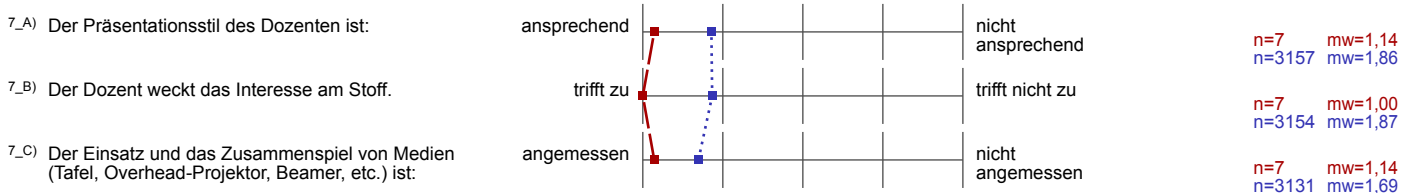
## Vorlesung im Allgemeinen



## Didaktische Aufbereitung



## Präsentation des Dozenten





Optionale Zusatzfragen des Dozenten

